

DE/1179/73

Minister Przemysłu Maszynowego
Obywatel mgr inż. Tadeusz Wrzassezyk
W a r s z a w a
ul. Krucza 36

/drogą służbową/

Wniosek o przyznanie nagrody za osiągnięcia
techniczne w dziedzinie minikomputerów
w wysokości 127 tys. zł.

Nawiązując do notatki sporządzonej u Obywatela Ministra
w dniu 10.04.1973 stawiam wniosek o przyznanie ze środków pozosta-
jących w dyspozycji Obywatela Ministra specjalnej nagrody konstruk-
torom i programistom Zakładu Doświadczalnego Minikomputerów przy
Instytucie Maszyn Matematycznych za wkład w rozwój sprzętu i opro-
gramowania minikomputerów a w szczególności:

1. mgr inż. Elżbieta Jezierska-Zienkiewicz - za opracowanie proce-
sora systemu minikomputerowego - nagroda w wysokości 12.000 zł.
2. mgr Teresa Pajkowska - za opracowanie koncepcji oprogramowania
systemowego minikomputera - nagroda w wysokości 12.000 zł.
3. mgr inż. Joanna Kowalczyk - za opracowanie kanału pamięciowego
i kontrolera pamięci taśmowej - nagroda w wysokości 9.000 zł.
4. mgr inż. Jerzy Cewe - za opracowanie pamięci operacyjnej o
czasie cyklu 600 ns - nagroda w wysokości 8.000 zł.
5. dr inż. Jerzy Dyczkowski - za opracowanie koncepcji podłączenia
urządzeń pamięciowych w modularnym systemie minikomputerowym
- nagroda w wysokości 10.000 zł.
6. mgr inż. Andrzej Hozgawa - za opracowanie translatora języka
GEMMA - nagroda w wysokości 8.000 zł.
7. mgr inż. Aleksander Grayb - za opracowanie i realizację systemu
operacyjnego minikomputera - nagroda w wysokości 8.000 zł.
8. mgr inż. Michał Skolimowski - za opracowanie systemu operacyjne-
go wykorzystującego pamięci dyskowe i taśmowe dla minikomputera
- nagroda w wysokości 9.000 zł.

9. mgr inż. Wojciech Szanser - za opracowanie systemu operacyjnego wykorzystującego pamięci dyskowe i taśmowe dla minikomputera - nagroda w wysokości 9.000 zł.
10. mgr inż. Andrzej Szustak - za opracowanie systemu testów do minikomputera - nagroda w wysokości 8.000 zł.
11. Zbysław Szwał - za opracowanie konstrukcji mechanicznej modularnego systemu minikomputerowego - nagroda w wysokości 8.000 zł.
12. mgr inż. Jerzy Zajdel - za opracowanie kontrolera pamięci dyskowej do minikomputera - nagroda w wysokości 8.000 zł.
13. mgr inż. Jerzy Zawissa - za opracowanie kanału znakowego i jednostek sterujących urządzeń zewnętrznym - nagroda w wysokości 8.000 zł.
14. mgr inż. Andrzej Ziembkiewicz - za opracowanie procesora systemu minikomputerowego - nagroda w wysokości 10.000 zł.

Obecnie w Zakładzie Doświadczalnym Minikomputerów trwają prace nad nowym minikomputerem szesnastobitowym.

Do 1.12 br konstruktorzy i programiści Zakładu Doświadczalnego Minikomputerów opracowali:

- założenia na sprzęt minikomputera;
- założenia na architekturę oprogramowania systemu;
- koncepcję podłączenia urządzeń znakowych i pamięciowych w systemie;
- interfejs międzymodułowy systemu;
- konstrukcję mechaniczną modułów systemu;
- listę rozkazów procesora;
- assembler minikomputera;
- translator języka CBMIMA;
- programy biblioteczne.

Konstruktorzy i programiści Zakładu Doświadczalnego Minikomputerów pracują wyjątkowo intensywnie do końca br zakończone opracowanie dokumentacji logicznej i podstawowego oprogramowania nowego minikomputera szesnastobitowego.

Dyrektor Naczelny ZPAIAP "MERA"
Towarzystwo mgr inż. Jerzy Huk

Wniosek Dyrekcji ZDM IMI
przekazują z poparciem

D Y R E K T O R

Roman Kulesza
doc. dr hab. inż. Roman Kulesza

D Y R E K T O R

Janusz Karniewski
Janusz Karniewski

D/923

Warszawa, dnia 20 marca 1974 r.

ZAKŁAD DOŚWIADCZALNY MINIKOMPUTERÓW

PIZY
Instytucje Maszyn Matematycznych
02-466 Warszawa
ul. Skrońskiego Nr 8/10

D/333/74

Obywatel Minister
Przemysłu Maszynowego
mgr inż. Tadeusz Wrzaszczyk
drogą służbową

1 2. MARZEC

ZAKŁAD DOŚWIADCZALNY MINIKOMPUTERÓW
APARATURY POMIAROWEJ
"MERA"
Al. Jerozolimskie 202
02-222 WARSZAWA

W nawiązaniu do pisma naszego z dnia 13 marca 1974 r. znak D/162/74 w sprawie wniosku o przyznanie nagród za realizację pracy naukowo-badawczej p.n. "minikomputer 16 bitowy" - Zakład Doświadczalny Minikomputerów wnioskuję przyznanie nagrody za wykonanie I etapu.

W ramach I etapu zgodnie z harmonogramem wykonano dokumentację logiczną i ideową modułów: procesora, zasilacza, pamięci operacyjnej, kanału znakowego, dokumentację konstrukcyjną obudowy nośnej i obudowy zasilacza; opracowania pisemne: system cyfrowy 16 b - organizacja logiczna, lista rozkazów, interfejs 16 b, schemat logiczny wraz z opisem, założenia do projektowania jednostek sterujących podłączonych do kanału pamięciowego, zasady dołączania urządzeń znakowych minikomputera 16 b.

Uwzględniając wkład pracy przy realizacji I etapu prac nad minikomputerem 16 b - wnioskujemy przyznanie nagród dla następujących pracowników Z.D.M. przy I.M.M.

1. mgr inż. Elżbieta Jezierska Ziembkiewicz zł 10.000

- za opracowanie jednostki centralnej i przystawki mniemoprzecinkowej minikomputera 16 b, współudział w opracowaniu filozofii systemu minikomputera 16 b

2. mgr Teresa Fajkowska zł 10.000

- za współudział w opracowaniu filozofii systemu minikomputera 16 b ukierunkowanie oprogramowania systemu minikomputera 16 b

10. dr inż. Andrzej Karosmarewicz zł 3.000
- za opracowanie zasad współpracy urządzeń z interface minikomputera 16 b oraz konstrukcji układów logicznych zapewniających współpracę modułów systemu 16 b
11. inż. Janusz Kruczyński zł 4.000
- za współautorstwo projektu konstrukcyjnego i modelu obudowy minikomputera 16 b
12. inż. Robert Kapla zł 5.000
- za współudział w opracowaniu obudowy mechanicznej minikomputera 16 b
13. mgr inż. Włodzimierz Kasimierski zł 4.000
- za opracowanie części uniwersalnej kontrolera dyskowego CDC 9425
14. mgr inż. Zofia Kopszyńska zł 4.000
- za opracowanie części specjalizowanej kontrolera dyskowego do minikomputera 16 b
15. mgr inż. Janusz Krzyżanowski zł. 4.000
- za opracowanie jednostki sterującej DATEL oraz współudział w opracowaniu jednostki sterującej monitora ekranowego
16. mgr inż. Joanna Kowalecyk zł 7.000
- za opracowanie jednostki sterującej pamięcią taśmową PT-105 do minikomputera 16 b oraz zaprojektowanie specjalnego symulatora procesora 16 b przeznaczonego do uruchomienia pakietów kanału pamięciowego i jednostek pamięciowych
17. mgr inż. Maria Krupa zł 2.000
- za opracowanie assemblera minikomputera 16 b

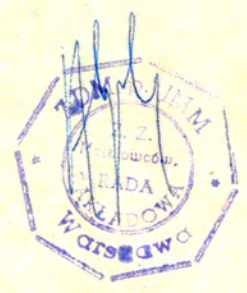
18. mgr inż. Baltazar Krawczyk zł 3.000
- za opracowanie assemblera minikomputera 16 b
19. mgr inż. Janusz Mamuszek zł 4.000
- za opracowanie translatora języka GENMA dla systemu operacyjnego SOM 1
20. mgr inż. Andrzej Mokrąwa zł 4.000
- za opracowanie 2-ch symulatorów m.c. 16 b na K-202 - symulatora rozkazów i symulatora maszyny oraz współudział w opracowaniu listy rozkazów
21. mgr inż. Zygmunt Pałka zł 5.000
- za przeprowadzenie badań czystości patentowej opracowywanych konstrukcji
22. mgr inż. Ewa Pytel zł 4.000
- za opracowanie translatora języka MOST dla systemu SOM 1
23. mgr inż. Piotr Rusakowski zł 5.000
- za opracowanie części sterującej i rejestrów jednostki centralnej minikomputera 16 b
24. technik Jerzy Rydzynski zł 4.000
- za opracowanie konstrukcji nowoczesnego impulsowego zasilacza do minikomputera 16 b
25. mgr inż. Andrzej Saustak zł 2.000
- za współudział w przygotowaniu oprogramowania podstawowego: handlerów urządzeń znakowych, języka operacyjnego systemu i procesorów /LINK - Editor, Relocatable - Leader/ oraz współudział w uruchomieniu modelu systemu
26. mgr inż. Michał Skolimowski zł 4.000
- za współudział w opracowaniu struktury minikomputera 16 b, struktury oprogramowania oraz udział w opracowaniu listy rozkazów i systemu przerwań

Dyrekcja Zakładu Doświadczalnego Minikomputerów
uprzejmie prosi Obywatela Ministra o zatwierdzenie funduszu
nagród za I-owy etap w łącznej wysokości 150.000 złotych.

D Y R E K T Ō R
[Signature]
Janusz Karniewski

Łączniki 1

[Signature]
10. Domainski
Group. Part.



[Signature]
Z-ca Dyrektora d/s Naukowych
doc. dr hab. inż. Andrzej Kmita

INSTYTUT MASZYN MATEMATYCZNYCH
Warszawa, ul. Koszykowa Nr 79
Wejście i wjazd od ul. Krzywickiego Nr 93
t.d. 2307/79

Dyrektor Naczelny ZPAiAP "MERA" - Przedkładam z poparciem

D Y R E K T Ō R
[Signature]
doc. dr hab. inż. Roman Kulesza