


Z a t w i e r d z a m :



PARAMETRY TECHNICZNE PAMIĘCI NA DRUTACH
MAGNETYCZNYCH PRZEZNACZONEJ DLA MINIKOMPUTERA **B16**
~~XXXXXXXX~~

Opracowali:

mgr inż. J. Cewe
dr inż. J. Dyczkowski
mgr inż. B. Wojtowicz
mgr inż. S. Wolszczak
dr inż. S. Sawicki

Instytut Maszyn Matematycznych
Zakład Doświadczalny Minikomputerów
Warszawa, dnia 23 maja 1973 r.-

Parametry techniczne pamięci PAO 14-32/18 M
na drutach magnetycznych.

1. Przeznaczenie. Minikomputer ~~MINI~~ B16

2. Rodzaj pamięci:

2.1. Rodzaj dostępu - pamięć z dowolnym dostępem.

2.2. Możliwe wykorzystanie jako następujące typy pamięci:

- zapis - odczyt /RAM/
- głównie odczyt /RMM/
- pamięć stałych z elektroniczną /EAROM/ wymianą informacji.

2.3. Możliwe zastosowanie pamięci w systemach opartych na minikomputerach serii MERA 400.

- pamięć operacyjna /32 KB/
- elektroniczna pamięć pomocnicza / do 128 KB /

3. Parametry systemowe.

3.1. Pojemność 32 kB, 64 kB, 96 kB, 128 kB;

3.2. Szybkość działania

- czas dostępu 350 nsek;
- czas cyklu odczytu 600 nsek;
- czas cyklu zapisu 600 nsek;
- czas cyklu odczyt/zapis min. ^{czekanie} 900 nsek.

3.3. Długość słowa 18 b;

3.4. Mikrooperacje pamięciowe:

- odczyt
- zapis
- odczyt - czekaj - zapis.

3.5. Pamięć wyposażona jest we własny rejestr adresu, rejestr informacji, układ kontroli lub kontroli i cechowania, parzystości informacji. Przy wykryciu błędu informacji podawanej do zapisu, mikrooperacja zapis nie wykonuje się.

4. Sygnały interfejsu.

4.1. Przyporzątkowanie poziomów sygnałów wartości logicznej:

"1" - odpowiada 0 V
"0" - odpowiada +5 V

4.2. Rodzaj układów TTI seria SN74

4.3. Liczba linii:

adres	15
informacja wejściowa	18
informacja wyjściowa	18
mikrooperacja zapis	1
mikrooperacja odczyt	1
sygnał rodzaju cyklu cykl złożony/cykl zwykły	1
sygnał zajętości	1
sygnał błędu - przy zapisie	1
sygnał błędu - przy odczycie	1

4.4. Układ transmisji sygnałów rys. 1 i 2.

5. Harmonogram zewnętrzny rys. 3.

6. Parametry mechano - klimatyczne.

Pamięć spełnia wymagania grupy 2 SUTW -70

7. Zasilanie.

/ na moduł podstawowy /

V_1	=	+ 5 V	\pm 5 %	4 A
V_2	=	+20 V	\pm 5 %	0,6 A
V_3	=	- 6 V	\pm 5 %	0,8 A

Ogółem moc średnia 37 W.

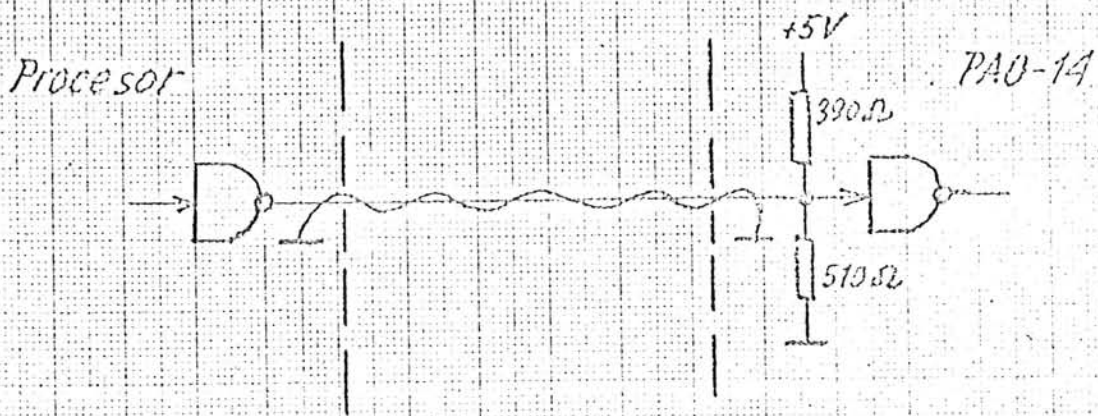
* nie dotyczy modelu.

Kolejność dołączania napięć

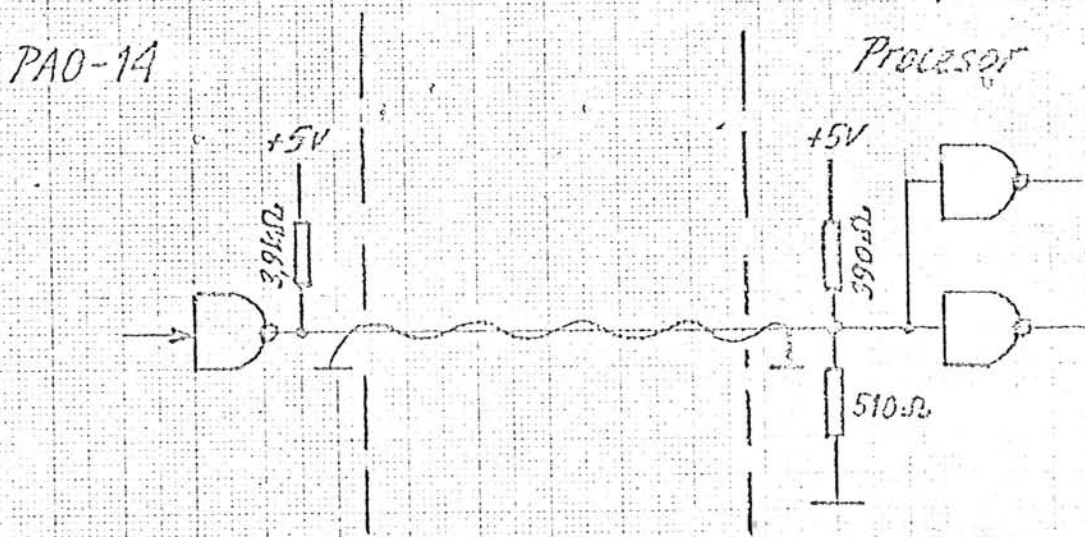
- przy wyłączeniu pierwsza V_2 /przed V_1 i V_3 /
- przy włączaniu ostatnie V_2 /po V_1 i V_3 /

8. Wymiary mechaniczne.

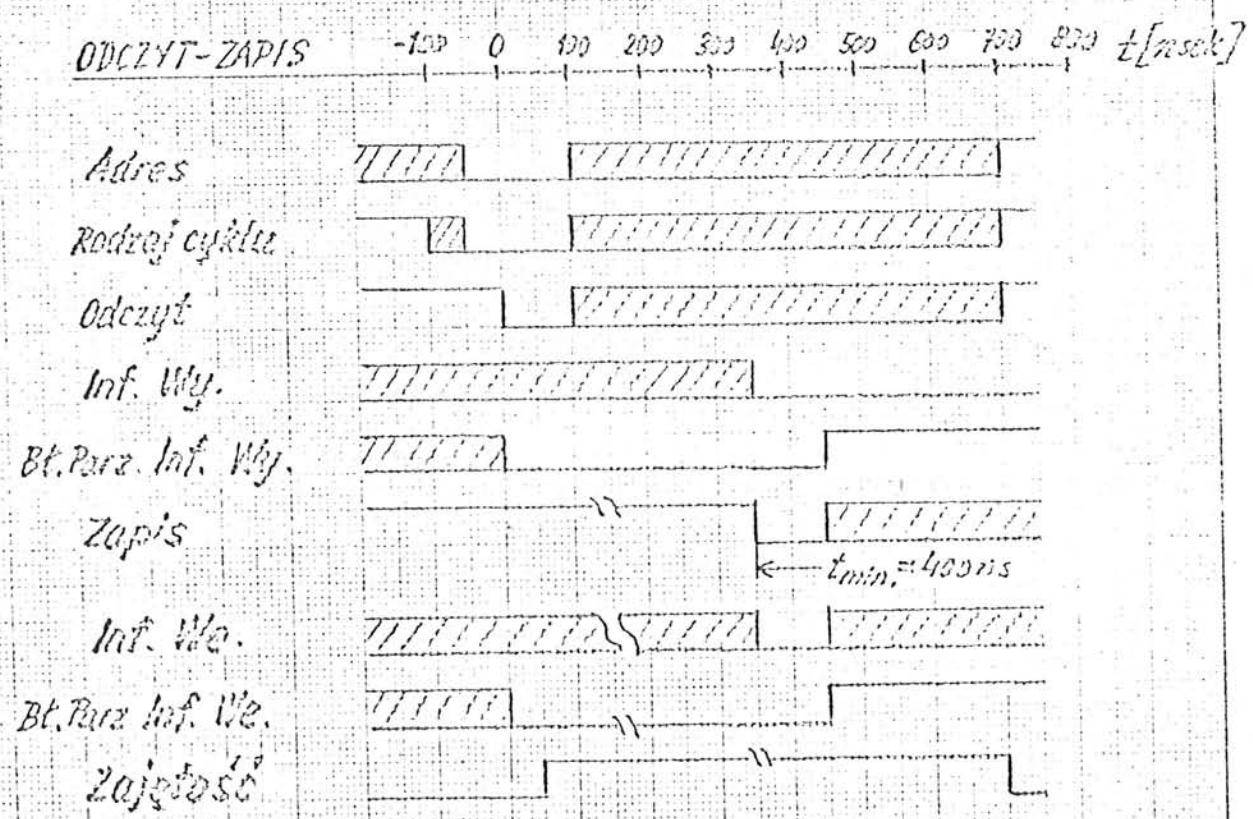
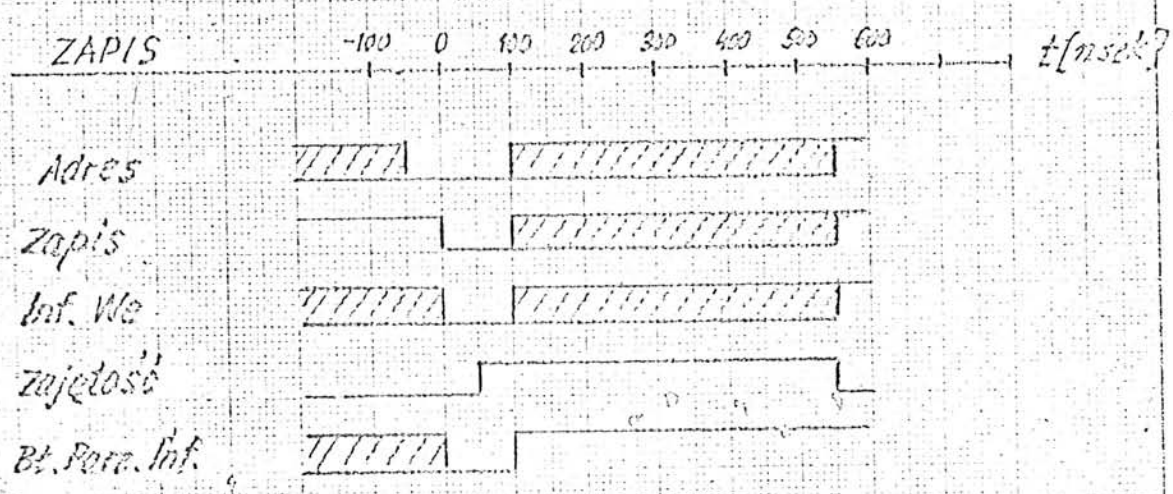
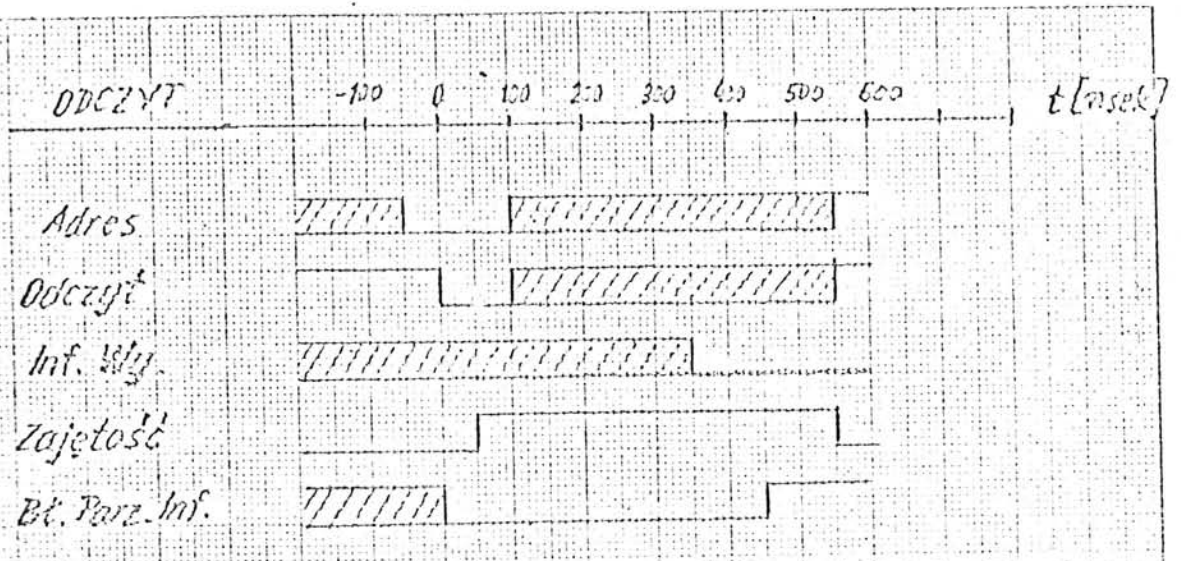
Wymiary mechaniczne podaje rys. 4. W skład pamięci wchodzi dodatkowo jednostka sterowania zajmująca dwa pakiety. Może ona obsługiwać do czterech modułów po 32 kB każdy.



Rys. 1 Obwody wejściowe interface



Rys. 2 Obwody wyjściowe interface



Rys. 3 Harmonogram zewnętrzny PA014-32/18

Fig. 1 is a plan view of the structure
shown in Fig. 2.

A-A

