

Mgr inż Elżbieta Jezierska-Ziemkiewicz (z domu Olszewska)

W 1965 roku ukończyła z wyróżnieniem sekcję Maszyn Matematycznych Wydziału Elektroniki Politechniki Warszawskiej.

W 1963 wygrała konkurs na stypendium rządu francuskiego na staż we Francji. Otrzymała go w Paryżu w firmie BULL.

W latach 1964-1970 pracowała w Instytucie Maszyn Matematycznych w Warszawie, gdzie wykonała:

- projekt procesora maszyny ZAM-41 (współdział),
- koncepcję i projekt arytmometru zmiennoprzecinkowego do ZAM-41Z,
- projekt arytmometru dziesiętnego i modułu do operacji na polach zmiennej długości procesora R30,
- wraz z konstruktorami z ELWRO projekt procesora ODRA1305 ,
- symulator drukarki wierszowej DW21.



W latach 1970-1972 w zespole inż Jacka Karpińskiego uczestniczyła w opracowaniu koncepcji, projektu i uruchomieniu minikomputera K202.

W latach 1973-1975 jako Główny Konstruktor opracowała koncepcję minikomputera MERA400. Osobiście zaprojektowała procesor, moduł wielokrotnej precyzji, moduł pamięci operacyjnej i szynę systemu.

W latach 1975-1979 zajęła się komputerowym Systemem Wspomagania Projektowania (CAD) bazującym na licencji francuskiej.

Następnie w latach 1980-1981 kierowała pracami nad opracowaniem koncepcji systemu komputerowego zwanego SOLID do momentu ogłoszenia stanu wojennego, kiedy została internowana, a prace zostały przerwane.

Od 1984 roku do stycznia 1988 pracowała w Instytucie Podstaw Informatyki PAN biorąc udział w opracowaniu systemu operacyjnego IPIX.

W tym samym czasie w przedsiębiorstwie polonijnym AMEPOL rozwijała system MERA400 opracowując do niego sterowane mikroprocesorami Intel procesory peryferyjne:

- MULTIX: do transmisji współbieżnej wielu urządzeń peryferyjnych,
- PLIX: do transmisji selektorowej DMA szybkich urządzeń pamięciowych,
- IEC do sterowania interfejsem pomiarowym IEC-488.

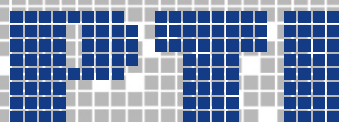
Wraz z zaprojektowaną pamięcią operacyjną na układach scalonych utworzona została wersja minikomputera Mera400 zwana MX16.

W styczniu 1988 roku wyjechała do Francji i rozpoczęła pracę w pionie badawczo-rozwojowym firmy BULL.

Opracowywała :

- system TEMU testowania multiprocesowego systemu DPS7 model Auriga 1,
- sterowanie procesora systemu DPS7 model Auriga 2 (współdział),
- sterowanie procesora systemu DPS8 model Jupiter (współdział z ekipa z Phoenix, USA),
- moduł APSS (Disc Array) do tworzenia wielkich baz danych (współdział),
- oprogramowanie modułu FAME (Flexible Architecture for Multiple Environments) umożliwiającego budowę superkomputera TERA10 (współdział).

Aktualnie jest na emeryturze i mieszka we Francji.



POLSKIE TOWARZYSTWO INFORMATYCZNE

Warszawa, 14 grudnia 2012 r.

Zarząd Główny
Polskiego Towarzystwa Informatycznego
przyznaje
Mgr inż. Elżbiecie Jezierskiej - Ziemkiewicz
za wkład w rozwój informatyki polskiej
medal XXX - lecia
Polskiego Towarzystwa Informatycznego



*Prezes PTI
Prof. Marian Noga*

Elżbieta Jezierska-Ziemkiewicz po ukończeniu studiów na Wydziale Łączności Politechniki Warszawskiej zaczęła w 1964 r. pracować w Instytucie Maszyn Matematycznych w Warszawie.

Uczestniczyła konstruowaniu jednego z pierwszych polskich komputerów ZAM-41, biorąc udział m. in. w opracowywaniu jego procesora i samodzielnie stworzyła arytmometr zmiennego przecinka. Dzięki temu ta 24-bitowa maszyna mogła być stosowana do obliczeń i przetwarzania danych. Następnie brała udział w projekcie Jednolitego Systemu Elektronicznych Maszyn Cyfrowych (RIAD), rozwijanego w ówczesnych krajach RWPG, a bazującego na architekturze logicznej i systemie operacyjnym IBM 360. Współpracowała także z Zakładami Elwro przy projektowaniu komputera Odra 1305.

Od 1970 do końca 1972 r. pracowała w zespole inż. Jacka Karpińskiego nad konstrukcją pierwszego polskiego minikomputera K-202. Projekt powstał we współpracy z firmami z Wielkiej Brytanii: Data-Loop oraz MB Metals, dzięki czemu polscy konstruktorzy mieli dostęp do najnowocześniejszych podzespołów. Wiedza i doświadczenie zdobyte przez zespół podczas prac nad K-202 zostały potem spożytkowane przy kolejnym projekcie, podczas budowy komputera MERA-400. Elżbieta Jezierska-Ziemkiewicz od 1973 r. koordynowała wszystkie prace jako główny konstruktor i tę samą rolę sprawowała przy następnej maszynie MX-16. Należy podkreślić, że w sumie wyprodukowano 650 sztuk komputera MERA-400, które znalazły zastosowanie zarówno w jednostkach naukowych, jak i w przemyśle (min. w Papierni Klucze, Hucie Szkła Jaroszwiec i Mostostalu Zabrze).

Jej pracę w Instytucie Maszyn Matematycznych przerwał stan wojenny. W późniejszym okresie wyemigrowała z Polski i pracowała jako konstruktor komputerów w Stanach Zjednoczonych i we Francji, m.in. dla firmy Bull. Była także jurorem w konkursie „European Union Contest for Young Scientists”.

W uznaniu udziału w rozwoju polskiej informatyki mgr inż. Jezierska-Ziemkiewicz w grudniu 2012 r. otrzymała medal 30-lecia Polskiego Towarzystwa Informatycznego, a w lutym 2016 r. została odznaczona Krzyżem Kawalerskim Orderu Zasługi RP za wkład w polską naukę i promocję polskich technologii. Uroczystość wręczenia odznaczenia miała miejsce w Paryżu, gdzie aktualnie mieszka.

(Laudacja dr inż. Marka Hołyńskiego w Politechnice Warszawskiej 16.11.2016)