

Oprogramowanie

Oprogramowanie systemu składa się z dwóch zbiorów programów: konwersacyjnych, realizujących właściwą pracę SAKP oraz wsadowych, wykonywanych poza sesją konwersacyjną. Programy wsadowe służą do generacji zbiorów SAKP, tworzenia kopii zabezpieczających i ich odtwarzania, wysyłania wiadomości o braku informacji bieżącej lub odpowiedzi na komunikaty /gdy upływają ich terminy/, usuwania i archiwowania komunikatów, odczytu z archiwum oraz umieszczania ich w zbiorach SAKP

itp. Odpowiedni zestaw programów wsadowych musi być wykonywany systematycznie /z częstotliwością zależną od intensywności korzystania z systemu/ pomiędzy ostatnią sesją systemu jednego dnia, a pierwszą następnego dnia.

Programy napisane są w językach PL/I i ASSEMBLER. SAKP został zaprojektowany i zrealizowany w Zakładzie Przetwarzania Informacji Tekstowej Instytutu Organizacji Przemysłu Maszynowego.



dr inż. JERZY DYCZKOWSKI
Zrzeszenie Producentów
Środków Informatyki,
Automatyki i Aparatury
Pomiarowej

KONFERENCJA TECHNICZNA ZRZESZENIA PSIAiAP

W dniach 10-12.04.1984 w Jachrance k/Warszawy odbyła się Pierwsza Konferencja Techniczna ZRZESZENIA PSIAiAP MERA poświęcona prezentacji prac prowadzonych nad rozwojem produkcji i zastosowań systemów mikroprocesorowych.

W 1983 r. wielkość produkcji systemów i urządzeń wykorzystujących mikroprocesory przekroczyła 2 miliardy zł. Obok obecnie produkowanych systemów mikroprocesorowych takich jak:

PSPD-90	MERA-KFAP
MERITUM 1	MERA-ELZAB
ELWRO 513, 523	ZE ELWRO
wprowadzane są do produkcji profesjonalne systemy mikrokomputerowe	
ComPAN-8	MERA-ELZAB
MK 45	MERA KFAP

Przygotowywane są również inne modułowe systemy mikroprocesorowe spełniające wymagania SM EMC.

W pracach konferencji wzięło udział 85 osób z 17 zakładów ZRZESZENIA i czterech insty-

tutów współpracujących /IMM, IKSAiP, ISS, PIAP/.

Na konferencji ogłoszono następujące referaty i komunikaty:

1. A. Aderek - "Oprogramowanie systemu mikrokomputerowego MIR-PROWAY"
2. K. Bednarczyk, W. Kaczanowski - "Pamięć kasetowa PK-3 /SM-5214/ i pamięć taśmowa wolna PT-310"
3. W. Brzeski, W. Szklennik - "Rozwój pamięci dyskowych w FMiK "ERA" ze szczególnym uwzględnieniem pamięci typu WINCHESTER"
4. A. Cieślak, S. Derbich - "Sterowniki mikroprocesorowe SK-101 i SK-102"
5. M. Drabowski, K. Błażejowski, L. Szklarczyk - "Jednostki pamięci na dysku elastycznym 8 i 5 - cala"
6. M. Drabowski, M. Rehorowska - "Mikrokomputer PSPD-90"
7. J. Dyczkowski - "O organizacji prac nad rządowym programem rozwoju systemów mikroprocesorowych"
8. A. Kaczyński - "Rozwój mikroprocesorowych układów sterowania numerycznego obrabiarek w FMiK "ERA"

9. M. Karkoszka - "Doskonalenie jakości wyrobów przez wprowadzenie automatyzacji pomiarów"
10. K. Konopacki - "Zamierzenia rozwojowe IKSAiP - zunifikowany mikrokomputer 8/16 bitowy".
11. M. Konsek - "Mikrokomputer profesjonalny ComPAN-8".
12. M. Konsek - "Rozwój systemu RTDS-8".
13. Z. Korga - "Mikrokomputer osobisty MERITUM".
14. W. Kozłowski, W. Przerwa - "Mikroprocesorowy system sterowania pracą stacji rozrządowej".
15. W. Kubera - "Oprogramowanie systemów mikroprocesorowych oferowane przez IMM".
16. S. Malec - "System MERA-60, stan aktualny i prace rozwojowe w zakresie sprzętu".
17. J. Markowski - "Systemy mikroprocesorowe ELWRO 513 i ELWRO 523".
18. E. Piaskowiecki - "Sterowniki programowalne MERA 80-20 i MERA 80-21".
19. W. Potkaniowski - "Mikrokomputer MK 45".
20. M. Ślodeczyk - "Zdecentralizowany mikroprocesorowy system automatyki, MIR-PROWAY - założenia i stan prac".
21. A. Smoliński - "Rozwój terminali ekranowych".
22. D. Tabacka - "Oprogramowanie systemu mikrokomputerowego MERA-60".
23. D. Tabacka - "Mikrokomputer MERA-60 w sieciach JS i SM EMC".
24. R. Tyrcha - "Oprogramowanie symulacyjno-uruchomieniowe minikomputera SM4A dla mikrokomputerów".
25. A. Urbanek - "Wykorzystanie techniki mikroprocesorowej w wyrobach opracowanych w IKSAiP".
26. Z. Wrzeszcz - "Koncepcja rozwoju mikrokomputerów w ramach SM EMC".

Mimo zamkniętego charakteru konferencji większość referatów będzie opublikowana w najbliższych numerach Biuletynu Techniczno-Informacyjnego MERA.

W trakcie dyskusji na konferencji poruszono szereg spraw związanych z koordynacją prac nad zastosowaniami, produkcją i rozwojem systemów mikroprocesorowych. Sporządzono obszerną informację dla Rady Zrzeszenia PSIAi AP MERA z sugestią podjęcia odpowiednich decyzji.

