

Ministerstwo Hutnictwa i Przemysłu Maszynowego



**INSTYTUT
MASZYN
MATEMATYCZNYCH**



**Założenia
centralnego programu badawczo-rozwojowego
na lata 1986-1990**



**Rozwój techniki komputerowej
oraz systemów kontrolno-pomiarowych**



Warszawa, lipiec 1985

ZAŁOŻENIA CENTRALNEGO PROGRAMU BADAWCZO-ROZWOJOWEGO

na lata 1986-1990 pn.:

"ROZWÓJ TECHNIKI KOMPUTEROWEJ ORAZ SYSTEMÓW KONTROLNO-POMIAROWYCH"

S p i s t r e ś c i :

1. Cel główny	2
2. Nr i nazwa	4
3.1. Cele poznawcze	5
3.2. Cele użytkowe	8
4. Kierownik programu	33
5. Jednostka koordynująca	33
6. Potrzeby	33
7. Przewidywana współpraca z zagranicą	33
8. Wstępna ocena społeczno-ekonomicznej efektywności ..	34
9. Szacunkowa wysokość nakładów	34
10. Część analityczno-opisowa uzasadniająca celowość powołania programu	35
11. Wykaz informacyjny przewidywanych wdrożeń	38

1. CEL GŁÓWNY

Celem nadrzędnym jest opracowanie i podjęcie produkcji nowoczesnych środków komputerowych i kontrolno-pomiarowych, umożliwiających ich szerokie i efektywne zastosowanie w gospodarce narodowej, m.in. do sterowania procesami wytwórczymi, wspomagania zarządzania na różnych szczeblach, badaniach naukowych, projektowaniu, do kształtowania właściwych warunków pracy i wypoczynku, ochrony zdrowia i naturalnego środowiska, w nauczaniu, a także opracowanie i podjęcie produkcji urządzeń i systemów, w tym problemowo-zorientowanych dla potrzeb eksportu.

Objęte niniejszym CPB-R-em zastosowania systemów komputerowych i kontrolno-pomiarowych będą realizowane jedynie w skali umożliwiającej sprawdzenie przyjętych rozwiązań konstrukcyjnych i programów. Zakłada się, że główne aplikacje systemów komputerowych i pomiarowych oraz badania naukowe z tym związane będą realizowane w ramach odrębnych CPB-R-ów odpowiadających perspektywicznym kierunkom postępu naukowo-technicznego w krajach RWPGR, w tym: elektronizacja gospodarki narodowej, kompleksowa automatyzacja i robotyzacja produkcji, rozwój energetyki atomowej, nowe materiały i technologie, biotechnologie i inne.

Celami bliższymi, których osiągnięcie spodziewane jest w wyniku realizacji programu są:

- opracowanie i wdrożenie do produkcji seryjnej w skali około 25 tys. szt/rok systemów mini i mikrokomputerowych SM-16 i 32 bitowych wraz z oprogramowaniem systemowym i użytkowym, w tym umożliwiającym prace poszczególnych

modułów w ramach lokalnych i globalnych sieci komputerowych, projektowania do wspomagan^{ia} i wytwarzania /tzw. CAD/CAM/, prowadzenia prac naukowych, wspomagan^{ia} procesu nauczania,

- opracowanie i wdrożenie do produkcji maszyny cyfrowej R-47 nowej generacji wraz z oprogramowaniem i urządzeniami towarzyszącymi dla potrzeb Tele-JS,
- opracowanie i wdrożenie do produkcji wielkoseryjnej nowej generacji urządzeń peryferyjnych z wbudowanymi mikroprocesorami zwiększającymi możliwości funkcjonalne oraz ułatwiającymi obsługę, w szczególności: monitory graficzne i urządzenia kreślące, drukarki laserowe o dużej wydajności, niezawodne i tanie drukarki mozaikowe, pamięci dyskowe typu WINCHESTER oraz z mikrodyskiem elastycznym.
Rozwój urządzeń peryferyjnych stanowić będzie podstawę do intensyfikacji eksportu, szczególnie do II-go obszaru płatniczego dla zapewnienia samowystarczalności dewizowej branży komputerowej
i pomiarowej oraz zmniejszenia luki technologicznej w wyniku stosowania podzespołów elektronicznych o wyższej skali integracji i niezawodności aniżeli oferowane przez przemysł krajowy;
- opracowanie i wdrożenie do produkcji seryjnej nowoczesnych systemów kontrolno-pomiarowych o rozproszonej inteligencji zarówno o przeznaczeniu uniwersalnym, dla badań naukowych, pomiarów w przemyśle, lecz także systemów o przeznaczeniu specjalnym, w tym testerów, bez których nie jest możliwy postęp w przemyśle komputerowym,
- opracowanie i wdrożenie nowoczesnych technologii i specjalnych urządzeń technologicznych, zapewniających wzrost niezawodności

wodności sprzętu komputerowego i kontrolno-pomiarowego oraz wzrost wydajności pracy m.innymi wprowadzenie automatów do płaskiego montażu, nowoczesnych technik projektowania i testowania struktur i układów elektronicznych,

- opracowanie i wdrożenie produkcji eksportowej nowej generacji systemów problemowo-zorientowanych tzw. POK-ów.

Systemy do wspomagania projektowania oprogramowania systemów mikrokomputerowych i ich wdrażania w przemyśle staną się dominującą formą działalności jednostki wiodącej programu - Instytutu Maszyn Matematycznych.

2. PROGRAM Nr NAZWA:

"ROZWÓJ TECHNIKI KOMPUTEROWEJ ORAZ SYSTEMÓW KONTROLNO-POMIAROWYCH".

2.1. Horyzont czasowy: od roku 1986 do 2000

2.2. Nr i nazwa poprzedniego problemu: 06.1

- w latach 1976-1981 "Rozwój komputerowych systemów automatyki i pomiarów"

- w latach 1982-1985 "Rozwój techniki komputerowej oraz urządzeń automatyki i aparatury pomiarowej.

3.1. CELE POZNAWCZE

Lp.	Wyszczególnienie celu	Wykonawca	Termin osiągnięcia	Uzasadnienie
1	2	3	4	5
1.	Opracowanie koncepcji systemu małych EMC czwartej kolejności przeznaczonych do komputerowej automatyzacji stanowisk pracy.	Instytut Maszyn Matematycznych przy współpracy Instytutu Systemów Sterowania oraz placówek PAN i MNSZWiT.	1988	Rozwój badań nad systemami komputerowymi został zdopingowany wynikami badawczymi w dziedzinie tzw. sztucznego intelektu oraz wynikami w zakresie technologii układów scalonych. W najbliższej przyszłości wyda się możliwe przekazanie komputera z rąk specjalistów komputerowych do bezpośredniego użytku na stanowisku pracy, celem podwyższenia wskaźników ergonomicznych i technicznych tej pracy. Uzbrowienie stanowisk pracy w komputer stanie się możliwe po rozwiązaniu szeregu problemów badawczych dotyczących zwłaszcza przetwarzania wiedzy /m.in. wiedzy fachowej/ obok tradycyjnego przetwarzania danych oraz problemów komunikacji człowieka z maszyną. Uzyskane wyniki badawcze posłużą do sformułowania koncepcji i projektu wstępnego SM EMC IV kolejności. Zadania te będą realizowane w ramach współpracy międzynarodowej w radzie SM EMC podległej MK ETO.

1			5	
2.	<p>Studia nad środkami techniczno-programowymi maszyn Jednolitego Systemu czwartej kolejności.</p>	<p>Instytut Komputerowych Systemów Automatyki i Pomiarów przy współudziale placówek PAN i MNSzWiT.</p>	4	1990
				<p>W ramach prac nad maszynami RIAD-4 przewiduje się opracowanie i wdrożenie architektury maszyn obiektowych charakteryzujący się podniesieniem poziomu języka maszynowego rozszerzeniem przestrzeni adresowej, oddzieleniem architektury systemu operacyjnego od architektury sprzętu, wysoką przystosowalnością środków do potrzeb użytkownika, podwyższeniem poziomu technologicznego programowania i sukcesywnym ułatwieniem kontaktu człowieka z maszyną /np. głosem/.</p> <p>Konieczne jest również opracowanie technologii umożliwiających realizację technicznych nowych jakościowo pamięci masowych /np. laserowych/.</p>

1	2	3	4	5
3.	<p>Studia nad wykorzystaniem nowych zjawisk fizycznych, materiałów i technologii do budowy systemów kontrolno-pomiarowych</p>	<p>Instytut Komputerowych Systemów Informacji i Pomiarów oraz Przemysłowy Instytut Automatyki i Pomiarów przy wspólnym udziale placówek PAN i MNISZ</p>	1990	<p>W ramach prac nad systemami kontrolno-pomiarowymi o rozproszonej inteligencji oraz nowej generacji czujników i przetworników mikroelektronicznych przewiduje się wykorzystanie optoelektroniki, techniki laserowej, materiałów superczystych, techniki wytwarzania czujników zbliżonej do technologii VLSI. Generalnie przewiduje się dalsze przenikanie techniki komputerowej z kontrolno-pomiarową na skutek pogłębienia stosowania autodiagnostyki w komputerach oraz przejmowania przez mikroprocesory istotnych funkcji w systemach kontrolno-pomiarowych</p>

3.2. CELE UŻYTKOWE

	WYSZCZEGÓLNIENIE CELU	Jednostka wdrażająca resort nadrzędny	Termin wdrożenia /rok/ rozpocz. zakończ.	Charakterystyka techniczno-ekono- miczna. Zakres wdrożenia. Przewi- dywane nakłady: B+R,W i efekty
1	2	3	4	5
I.	SYSTEMY MINI I MIKRO- KOMPUTEROWE SM EMC			
I.1.	ROZWÓJ MODUŁÓW BAZOWYCH I SPRZĘTU PERYFERYJNEGO 1. System minikompute- rowy SM EMC oparty na procesorze 32-bitowym dla auto- matyzacji prac inżyni- eńskich i zarzą- dzania 2. Modułarny, wieloproceso- rowy system mikrokom- puterowy 16-bitowy dla potrzeb procesów technologicznych i automatyzacji prac biurowych.	FMK ERA MERA-KFAP MHIPM MERA-STER MHIPM	1989 1990 1988 1990	Opracowanie i wdrożenie do pro- dukcji nowego systemu komputero- wego opartego o techniki mikro- procesorowe i dysponującego większą mocą obliczeniową wynika- jącą z architektury 32-bitowej. System winien zapewnić wykorzy- stanie dorobku w zakresie opro- gramowania minikomputerów 16-bi- towych B+R - 500 mln zł. Produkcja roczna 300-500 szt Zmodernizowany o podwyższonej niezawodności system III kolej- ności SM EMC zrealizowany w standardach EUROCARD z magistra- lą Q-bus. B+R - 500 mln Produkcja wielkoseryjna /2 - 5 tys./rok/

1	2	3	4	5
3.	Profesjonalny komputer personalny	FMK ERA MERA- BLONIE MERA-KFAP MHIPM	1987 1988	Mikrokomputer personalny do zastosowań profesjonalnych /wymierny z IBMPC/ oparty na mikroprocesorze. INTEL 8086. B+R ~ 150 mln zł Produkcja wielkoseryjna /5-8 tys./rok/
4.	Mikrokomputer personalny dla wspomagania dydaktyki	MERA- ELZAB MHIPM	1987 1988	Mikrokomputer do zastosowań dydaktycznych w szkołach wyższych i średnich, wspomagający nauczanie przedmiotów matematyczno-fizycznych i podstaw informatyki. Wskaźnik /monitor/ LCD kolorowy pamięć masowa o wielkiej pojemności. B+R ~ 150 mln zł Produkcja wielkoseryjna /ok.10 tys./rok/
5.	Monochromatyczny rastrowy monitor graficzny o dużej rozdzielczości	MERA- ELZAB MHIPM	1987 1988	Monitor graficzny o dużej rozdzielczości /2048 x 2048 punktów/ obrazu i szybkości kreślenia przeznaczony do zastosowań w systemach projektowania, zarządzania i analizy obrazów. B+R ~ 50 mln zł Produkcja wielkoseryjna /5-10 tys./rok/
6.	Kolorowy rastrowy monitor graficzny - o rozdzielczości 768x576 punktów - o rozdzielczości 1024x512 punktów	MERA- ELZAB POLKOLOR MHIPM	1987 1988 1988 1989	Monitor kolorowy o średniej rozdzielczości obrazu i dużej szybkości kreślenia. B+R ~ 150 mln zł Produkcja wielkoseryjna /5-10 tys./rok/

1	2	3	4	5
7.	<p>Drukarki laserowe: - alfanumeryczne + semigraficzne, - graficzne, - do mikrokomputerów personalnych,</p>	<p>MERA- BŁONIE MHIPM</p>	<p>1988 ----- 1988 1989 ----- 1989 1990 ----- 1990</p>	<p>Szybkość drukowania do 4 tys. wierszy/min. /lub 10 ark.A-4/min. możliwość korzystania z kilkunastu zestawów znaków oraz funkcji graficznych. B+R - 400 mln zł Produkcja seryjna dla kraju i na eksport. /200-500 szt./rok/</p>
8.	<p>Drukarki znakowe-mozaikowe dla mini i mikrokomputerów: - drukarki profesjonalne dla minikomputerów, - drukarki ogólnego stosowania dla mikrokomputerów,</p>	<p>MERA- BŁONIE MHIPM</p>	<p>1988 ----- 1989 ----- 1987 ----- 1988 ----- 1987 ----- 1988</p>	<p>Prędkość drukarki 200 zn./sek. wielokolorowy wydruk /do 16 kolorów/ Prędkość drukarki ok. 100 zn./sek. wydruk graficzny, ciężar do 10 kg Prędkość drukarki ok. 50 zn./sek. ciężar poniżej 3 kg. B+R - 250 mln zł Produkcja wielkoseryjna /50 tys./rok/</p>
8a	<p>Drukarki termiczne</p>	<p>MERA BŁONIE MHIPM</p>	<p>1988 ----- 1989</p>	<p>Drukarki 80 kolumnowe, prędkość wydruku 240 zn./sek. B+R - 100 mln zł Produkcja 2000 szt./rok/</p>

1	2	3	4	5
9.	Terminale drukujące dla specjalizowanych sieci minikomputerowych.	<u>MERA- BLONIE MHiPM</u>	<u>1987 1988</u>	Parametry drukarek szerokiego zastosowania, dodatkowe wyposażenie w klawiaturę. Kompatybilność sprzętowa i programowa z minikomputerami pracującymi w sieciach. B+R - 100 mln zł Produkcja średnioseryjna dla kraju i na eksport. /10-20 tys./rok/
10.	Pamięć dyskowa typu "WINCHESTER" 30 MB: - wymiar dysku 8" , - wymiar dysku 3 1/2" ,	<u>FMIK ERA MHiPM</u>	<u>1986 1987</u> <u>1989 1990</u>	Najnowocześniejsza konstrukcja pamięci dyskowych. Produkcja 10.000 szt/rocznie w każdym typie B+R - 600 mln zł
11.	Pamięci na dyskach elastycznych - dysk 8" - 1,6 Mb - dysk 5 1/4" - 0,5 Mb - głowice magnetyczne /technologia dla prod.masowej 100 tys szt/rok/	<u>MERA-KFAP MHiPM</u>	<u>1988 1989</u>	Nowa generacja pamięci na dyskach elastycznych. Dalsza miniaturyzacja /niezbędna dla komputerów personalnych/ podwyższenie jakości i gęstości zapisu. B+R - 400 mln zł Produkcja wielkoseryjna dla potrzeb krajowych i na eksport. /20-50 tys./rok/
12.	Pamięci kasetowe taśmowe typu "STREAMER."	<u>MERAMAT MHiPM</u>	<u>1988 1989</u>	Nowa generacja pamięci kasetowych taśmowych dla mikrokomputerów i komputerów personalnych. B+R - 200 mln zł Produkcja wielkoseryjna /10-20 tys./rok/

1	2	3	4	5
13.	<p>Terminalne graficzne rysujące</p> <ul style="list-style-type: none"> - inteligentny plotter xy form. A-3 - inteligentny plotter xy form. A-3 z zapisem 4-kolorowym - plotter rolkowy form. A-2 - plotter xy z zapisem laserowym formatu A-1 	<p><u>MERA-STER</u> <u>MHiPM</u></p>	<p><u>1986</u> <u>1987</u></p> <p><u>1988</u> <u>1989</u></p> <p><u>1987</u> <u>1988</u></p> <p><u>1988</u> <u>1989</u></p>	<p>Terminalne rysujące niezbędne do systemów komputerowych przeznaczonych dla automatyzacji prac inżynierskich w różnych dziedzinach techniki.</p> <p>B+R - 200 mln zł</p> <p>Produkcja wielkoseryjna rzędu 1mld zł rocznie.</p> <p>Dodatkowe efekty ekonomiczne powstające u użytkownika wynikające z oszczędności czasu i pracochłonności projektowania.</p>
14.	<ul style="list-style-type: none"> Moduły sprzętowe mini-komputerowych sieci zdalnych i lokalnych - procesory komunikacyjne - uniwersalne bloki sieciowe - sterowniki sieci lokalnych 	<p><u>FMIK ERA</u> <u>MERA-STER</u> <u>MERA-KFAP</u> <u>MHiPM</u></p>	<p><u>1986</u> <u>1987</u></p> <p><u>1987</u> <u>1988</u></p> <p><u>1987</u> <u>1988</u></p>	<p>Niezbędne środki sprzętowe do budowy sieci minikomputerowych do powszechnego zastosowania w gospodarce narodowej.</p> <p>B+R - 600 mln zł</p> <p>Produkcja wielkoseryjna dla potrzeb krajowych i eksportu.</p> <p>/2-5 mld zł/r^{ok}/</p>

1	2	3	4	5
<p>I.2.</p>	<p>ROZWÓJ OPROGRAMOWANIA SYSTEMÓW SM EMC</p> <p>1. Zunifikowane oprogramowanie sieciowe SM EMC.</p> <p>2. Zunifikowany modułowy system operacyjny dla SM EC.</p>	<p>IMM, FMiK ERA, MERASTER MHIPM</p> <p>IMM, ISS, FMiK ERA MHIPM</p>	<p>1986 1990 /sukcesywnie/</p> <p>1986 1990</p>	<p>Opracowanie oprogramowania sieciowego zgodnie z przyjętymi standardami światowymi umożliwiające łączenie SM EMC o różnej architekturze w sieci jednorodne, lokalne i niejednorodne /otwarte/ w połączeniu z maszynami JS EMC.</p> <p>Oprogramowanie będzie wdrażane sukcesywnie przez przemysł krajowy i usprawni eksploatację oraz pozwoli obniżyć nakłady na wytwarzanie oprogramowania aplikacyjnego.</p> <p>Prace prowadzone są wspólnie z krajami RWPG w ramach SM EMC, a także we współpracy dwustronnej z jednostkami naukowo-badawczymi MINPRIBOR w ZSRR.</p> <p>B+R - 200 mln zł</p> <p>Opracowanie systemu operacyjnego zapewniającego jednolity interfejs programowo-operatora dla wszystkich rodzajów SM EMC, umożliwiające przenoszenie programów na poziomie języka C i ADA między emc o różnej architekturze /w tym również na mikrokomputery i maszyny JS EMC/. S.O. będzie wdrażany sukcesywnie na modelach SM EMC produkowanych przez przemysł krajowy i pozwoli ujednolicić oprogramowanie systemowe i aplikacyjne oraz zmniejszyć nakłady na ich wytwarzanie.</p> <p>Prace nad S.O. prowadzone są we współpracy z krajami RWPG w ramach SM EMC, a także we współpracy obustronnej z jednostkami naukowo-badawczymi MINPRIBOR w ZSRR.</p> <p>B+R - 150 mln zł</p>

1	2	3	4	5
	<p>3. Zunifikowany system programowania ADA dla SM EMC.</p>	<p>IMM, MERA- STER, FMiK ERA MHIPM</p>	<p><u>1986</u> <u>1990</u> /sukce- sywnie/</p>	<p>Opracowanie systemu programowania ADA /kompilator i środowisko programowe/ wprowadzającego standard światowy do projektowania oraz implementacji, opracowania systemowego dla wszystkich rodzin SM EMC. SP ADA będzie wdrażany sukcesywnie na instrumentalnych zestawach SM EMC i dla roboczych zestawów SM EMC produkowanych przez przemysł krajowy. Podstawowym efektem merytorycznym będzie obniżenie nakładów na wytwarzanie oprogramowania systemowego. System programowania ADA jest opracowany w uzgodnieniu z krajami RWPG w ramach SM EMC, gdzie PRL pełni rolę koordynatora tego tematu, a także we współpracy obustronnej z jednostkami naukowo-badawczymi MINPRIBOR /ZSRR/.</p> <p>B+R - 100 mln zł</p>
	<p>4. Oprogramowanie grafiki komputerowej SM EMC.</p>	<p>FMiK ERA MERASTER MHIPM</p>	<p><u>1986</u> <u>1990</u> /sukce- sywnie/</p>	<p>Opracowanie i rozpowszechnienie oprogramowania systemowego i problemowo-zorientowanego, przeznaczonego do przetwarzania graficznego. Podstawowa warstwa oprogramowania zostanie oparta na standardzie ISO pn. GKS. Prace w tym kierunku są niezbędne ze względu na przygotowanie do produkcji urządzeń graficznych oraz znaczne już obecnie zainteresowanie użytkowników zastosowaniem techniki przetwarzania danych graficznych. Opracowanie graficzne opracowywane jest w porozumieniu z krajami RWPG i we współpracy naukowo-technicznej z jednostkami badawczymi MINPRIBOR ZSRR</p> <p>B+R - 90 mln zł</p>

1	2	3	4	5
	5. Systemy zarządzania bazami danych dla mikrokomputerów SM EMC.	FMIK ERA MERASTER MHIPM	$\frac{1986}{1990}$	Opracowanie i rozpowszechnienie zestawu środków programowych dla tworzenia, utrzymania i użytkowania zasobów danych o złożonej strukturze. Przewiduje się opracowanie systemów o różnym stopniu złożoności, zarówno dla danych skupionych jak i rozproszonych w sieci komputerowej. Wyposażenie komputerów SM w systemy zarządzania bazą danych pozwoli na znaczne zmniejszenie nakładów na opracowanie wielu systemów informatycznych bazujących na SM EMC, a także zwiększy Wpływy z eksportu. Systemy zarządzania bazami danych są opracowywane w porozumieniu z krajami RWPG i we współpracy naukowo-technicznej z jednostkami badawczymi MINPRIBOR w ZSRR. B+R - 100 mln zł

1	2	3	4	5
II	<p>MIKROKOMPUTEROWE SYSTEMY WSPOMAGANIA PROJEKTOWANIA I WYTWARZANIA /CAD-CAM, SAPR/.</p>			
II.1	<p>Sprzęt: 1.1. Opracowanie względnie adaptowa- nie dla systemów CAD monitorów graficznych.</p>	<p>MERASTER MERA- ELZAB MHiPM</p>	<p>1986 ----- 1990</p>	<p>Opracowanie i wdrożenie do produk- cji urządzeń graficznych o dużej rozdzielczości: monitory graficzne z dynamicznym przedstawieniem obrazu, grafplottery o rozdziel- czości lepszej niż 0,05 mm B+R - 600 mln zł Produkcja roczna 10.000 szt /Urządzenia typu monitor lub plotter/</p>
	<p>1.2. Opracowanie względnie adaptowa- nie rodziny graf- plotterów dla systemów CAD i CAM.</p>	<p>MERASTER ----- MHiPM</p>	<p>1986 ----- 1990</p>	
	<p>1.3. Moduły dla realiza- cji sieci lokalnych systemów CAD i CAM.</p>	<p>MERASTER ----- MHiPM</p>	<p>1987 ----- 1989</p>	<p>Moduły sieci dla rozproszonych sys- temów realizujące funkcje: - dostępu do rozproszonych zbiorów danych, - poczty elektronicznej. B+R - 100 mln zł Produkcja wielkoseryjna około 10.000 szt modułów rocznie</p>

1	2	3	4	5
1.4.	Moduły do sprzężenia systemów mikrokomputerowych z urządzeniami do eksperymentu naukowego i procesami technologicznymi.	MERASTER POLON ----- MHIPM	1986 ----- 1990	Moduły do powiązania sprzętowego i programowego systemów mikrokomputerowych z CAMAC i CAMAC-S z magistralami IEC. B+R - 100 mln zł Produkcja wielkoseryjna około 10.000 szt modułów rocznie.
1.5.	Opracowanie systemów dydaktycznych.	MERASTER MERA- ELZAB ----- MHIPM	1986 ----- 1990	Opracowanie i wdrożenie do produkcji co najmniej dwóch systemów dydaktycznych. B+R - 200 mln zł Produkcja wielkoseryjna
II.2.	Rozwój oprogramowania.	MERASTER ----- MHIPM	1986 ----- 1990	Opracowanie oprogramowania zgodnie z przyjętymi standardami światowymi. Oprogramowanie będzie wdrażane sukcesywnie przez przemysł krajowy i usprawni eksploatację oraz pozwoli obniżyć nakłady na wytwarzanie oprogramowania aplikacyjnego. Prace prowadzone są wspólnie z krajami RWPG w ramach SM EMC, a także we współpracy dwustronnej z jednostkami naukowo-badawczymi MINPRIBOR w ZSRR B+R - 400 mln zł
	- oprogramowanie graficzne,			
	- bazy danych scentralizowane i rozproszone,			
	- elementy bazy wiedzy,			
	- oprogramowanie typu ekspertowego, naukowe,			
	- oprogramowanie sieciowe,			
	- oprogramowanie typu "ASU TP" /sterowanie procesami wytwarzania/			

1	2	3	4	5
II.3.	Pilotowe zastosowania	Przedsię- biorstwa, instytuty labora- toria <hr/> MIIIPM	1988 <hr/> 1990	<p>B+R - 1.050mln zł</p> <p>Różne typy instalacji pilotujących w przemyśle, placówkach naukowych, szkołach wyższych i średnich.</p> <p>Razem nakłady na II-gą grupę tematyczną:</p> <p>B+R - 3.100 mln zł</p> <p>W - 5.000 mln zł</p> <p>Inwestycje: rozbudowa ISS Katowice i Pol. Śląskiej - 2 mld zł</p> <p>Pożądane uzyskanie 1 mln dol. USA 600 tys. rbl</p>

1	2	3	4	5
III.	<u>SYSTEMY KOMPUTEROWE</u> <u>JS EMC</u>			Maszyna R-47 będzie należała do klasy dużych uniwersalnych maszyn cyfrowych, przeznaczona do tworzenia systemów informatycznych rozproszonych terytorialnie, dysponujących centralnymi bazami danych, centralną i rozproszoną mocą obliczeniową, obsługujących w bezpośredni sposób wielu użytkowników.
III.1.	ROZWÓJ SPRZETOWYCH MODUŁÓW BAZOWYCH.			
1.	Maszyna Jednolitego Systemu EMC - R-47	ZE "ELWRO" MHiPM	$\frac{1989}{1990}$	Zastosowanie "gorącej" rezerwy bloków i układów funkcjonalnych, rozbudowane mechanizmy diagnostyczne zapewnią ograniczenie skutków błędów i uszkodzeń technicznych. B+R - 500 mln zł Produkcja małoseryjna
III.2.	ROZWÓJ OPROGRAMOWANIA MASZYN JEDNOLITEGO SYSTEMU.			Rozwój istniejącego oprogramowania maszyn JS EMC. Wprowadzenie nowej rozwiniętej w stosunku do RIAD-3 architektury pozwoli na rozszerzenie wirtualizacji zasobów komputera /zwiększenie mobilności oprogramowania/ oraz znaczny wzrost wydajności. B+R - 200 mln zł
1.	Oprogramowanie maszyny R-47	ZE "ELWRO" MHiPM	$\frac{1988}{1989}$	

1	2	3	4	5
III.3	Pamięć masowa o pojemności 1G bajt z laserowym zapisem i odczytem	ZE <u>ELWRO</u> MHiPM	1988 <u>1990</u>	<p>Pamięć zrealizowana będzie jako optyczna pamięć dyskowa z zapisem i odczytem laserowym ścieralnym.</p> <p>Pamięć ta składa się z następujących zespołów konstrukcyjnych:</p> <ol style="list-style-type: none"> 1. Dysk o średnicy 305 mm / 12 cali/ 2. Blok napędu dysku wraz z kontrolą i synchronizacją obrotów. 3. Zespół głowicy dysku. 4. Mechanizm pozycjonowania zespołu głowicy wraz z układami sterującymi jego ruchem i ustawieniem. 5. Blok sterowania automatycznym ogniskowaniem wiązki. 6. Blok sterowania zapisem wraz z układami kodowania. 7. Blok sterowania odczytem wraz z układami dekodowania, 8. Blok wykrywania i korekcji błędów 9. Blok sterowania wytwarzaniem pola magnetycznego. 10. Interfejs o szybkości transmisji nie gorszej niż 25 Mbit/s 11. Blok zasilania. <p>B+R - 1.930 mln zł.</p> <p>Produkcja wielkoseryjna. /2000 szt./rok/</p>

1	2	3	4	5
<p>IV. SIEĆ KOMPUTEROWA JEDNOLITEGO SYSTEMU /SKJS/2/</p> <p>Jedna z trzech grup tematycznych, komplementarnie tworzących docelową krajową sieć komputerową. Pozostałe grupy:</p> <p>2. Krajowa Akademińska sieć komputerowa będąca rozbudową i rozwojem MSK i ASK - finansowanie i koordynacja. MNESZW,</p> <p>3. Krajowa podsieć komunikacyjna - finansowanie i koordynacja Mł.</p>	<p>IKSAIP ZE ELWRO ----- MHIPM</p>	<p>1986 ----- 1990</p>	<p>Budowa sieci SKJS/2, której koncepcje IKSAIP opracował w latach 1982-1983 będzie realizowana w 3 etapach.</p> <p>Etap 1 - pilotowa instalacja użytkowa</p> <p>ograniczona do jednostek: ZE ELWRO, IKSAIP i Centr. Oblicz. Pol. Wrocł.</p> <p>Funkcje: - dostęp z dowolnego terminala do dowolnego komputera</p> <p>- przesyłanie zbiorów pomiędzy dowolnymi komputerami,</p> <p>- komunikacja pomiędzy terminalami tego samego typu.</p> <p>Sprzęt: RIAD 1032, EC 8371.01, terminal: EC 8575M, EC7911, EC7915, EC 7917, EC 7912, linie telef. dzierżawione, duplex 2400 b/s.</p> <p>Termin uruchomienia sieci - 1986 r. B+R - 35 mln zł</p> <p>Etap 2 - instalacja użytkowa</p>	<p>/Liczba węzłów sieci wg zapotrzebowania użytkowników/</p> <p>Funkcje: jak w etapie 1 oraz dodatkowo</p> <p>- transfer zadań,</p> <p>- komunikacja pomiędzy dowolnymi terminalami,</p> <p>- wprowadzenie elementów sieciowego systemu operacyjnego, w tym dostęp do baz danych.</p>

1				
2				
3				
4				
5				<p>Sprzęt: jak w etapie 1, ponadto: zmodernizowane EC 8371.01 jako pro- cesory czołowe i sieciowe koncen- tratory terminali, terminale inte- ligentne, linie telefoniczne, -- dzierżawione, transmisja duplikso- wa 9600 b/s.</p> <p>Termin uruchomienia sieci - 1988 r.</p> <p>B+R - 190 mln zł</p> <p>Etap 3 - instalacja użytkowa roz- szerzona /liczba węzłów sieci wg zapotrzebowania użytkowników/.</p> <p>Funkcje: jak w etapie 1 i 2 oraz dodatkowo osiągnięcie tzw. poziomu zintegrowanego pozwalającego użytkownikowi na traktowanie sieci jako spójnego systemu komputerowego</p> <p>Sprzęt: jak w etapie 2 ponadto: RIAD 1047, moduły wielomikropro- cesorowe koncentratory terminali, linie przesyłowe dzierżawione własne lub należące do podsieci powszechnego użytku, transmisja dupleksowa 9600 b/s lub z szybko- ścią podsieci powszechnego użytku.</p> <p>Termin uruchomienia sieci - 1990 r.</p> <p>B+R - 190 mln zł</p>

1	2	3	4	5
<p>V. ROZWÓJ SYSTEMÓW PROBLEMOWO-ZORIENTOWANYCH /POK/.</p>				<p>Systemy opracowywane dla potrzeb eksportu do krajów RWPG z wykorzystaniem sprzętu komputerowego JS i SM EMC.</p>
<p>1. Systemy oparte o sprzęt produkowany przez Zakłady Mechaniczne Precyzyjne MERA-BŁONIE.</p>	<p>ZMP BŁONIE ----- MH1PM</p>	<p>1986 ----- 1990</p>	<p>1.1. Systemy do automatyzacji obróbki tekstu MIXIS i MIXS TP.</p>	
<p>2. Systemy oparte o sprzęt produkowany przez Zakłady Elektroniczne ELWRO.</p>	<p>ZE ELWRO ----- MH1PM</p>	<p>1986 ----- 1990</p>	<p>2.1. Laboratorium dydaktyczne projektowania systemów mikrokomputerowych. 2.2. System automatyzacji operacji bankowych BAST-80. 2.3. System zbierania danych przemysłowych.</p>	
<p>3. Systemy oparte o sprzęt produkowany przez Zakłady Urządzeń Komputerowych MERA-ELZAB.</p>	<p>ZUK ELZAB ----- MH1PM</p>	<p>1986 ----- 1990</p>	<p>3.1. Uniwersalny system dla nauki projektowania, uruchamiania i testowania mikroprocesorów 8 i 16 bitowych RTDS 8/16. 3.2. Laboratorium dla nauki programowania i uruchamiania mikrokomputerów. 3.3. System automatyzacji eksperymentów naukowo-badawczych. 3.4. System dla problemowo-zorientowanej bazy danych BAZA. 3.5. System dla przechowywania obróbki i generacji tekstów EDYTOR.</p>	

1	2	3	4	5
4.	Systemy oparte o sprzęt produkowany przez Fabrykę Mierników i Komputerów "ERA".	FMiK ERA ----- MHIPM	1986 ----- 1990	<p>3.6. Laboratorium do nauki języków programowania i systemów operacyjnych.</p> <p>4.1. Komplex zautomatyzowanej kontroli układów cyfrowych i analogowych SAT/SM.</p> <p>4.2. System zautomatyzowanego redagowania dokumentów SARD.</p> <p>4.3. System do wspomagania eksperymentu naukowego CASYS.</p> <p>4.4. System automatyzacji prac laboratoryjnych DS/LAB.</p> <p>4.5. System sterowania produkcją DATAMAS.</p> <p>4.6. System wspomagania nauki programowania komputerów CAT/PRO.</p> <p>4.7. System komputerowej obsługi biblioteki LIBR.</p> <p>4.8. Konwersacyjny system programowania obrabiarek sterowanych numerycznie. KSP/OSN.</p> <p>4.9. System przetwarzania danych ekonomicznych DPS.</p>
5.	Systemy oparte o sprzęt produkowany przez IMM.	IMM ----- MHIPM	1986 ----- 1990	<p>5.1. Interaktywny system projektowania pakietów z obwodami drukowanymi z wykorzystaniem środków SM EMC - PROGRAF.</p> <p>5.2. Mikroprocesorowy system wspomaganie projektowania mikrokomputerów MSWP, wielodostępnym systemem MSWP/M.</p> <p>5.3. Tester układów cyfrowych UMT-1AS.</p>

1	2	3	4	5
	<p>6. Systemy oparte o sprzęt produkowany przez Krakowską Fabrykę Aparatów Pomiarowych.</p>	<p>KFAP ----- MHIPM</p>	<p>1986 ----- 1990</p>	<p>6.1. Kompleks zdalnego przekazu i obróbki informacji hydro-meteorologicznej PSPD-90 METEO. 6.2. System nadzoru ruchu wagonów towarowych PSPD-90 TX. 6.3. Mikroprocesorowy system zbierania i przetwarzania danych pomiarowych PSPD-90 - INTEL DIGIT PI. 6.4. Kompleks zbierania danych na dyskach elastycznych LZPD-90A 6.5. Kompleks zdalnego zbierania danych na dyskach elastycznych KZPD-90. 6.6. Mikroprocesorowy kompleks przygotowania programów dla obrabiarek sterowanych numerycznie MCNC-90. 6.7. Kompleks zbierania danych na dyskach elastycznych i taśmie magnetycznej dla JS EMC i IBM typ LZPD-90 1.2.</p>
	<p>7. Systemy oparte o sprzęt produkowany przez Centrum naukowo-Produkcyjne Systemów Sterowania MERA-STER.</p>	<p>MERASTER ----- MHIPM</p>	<p>1986 ----- 1990</p>	<p>7.1. System automatyzacji spektrometru z efektem Mess-bauera. 7.2. Mikrokomputerowy system zbierania, przetwarzania i zobrażowania danych. 7.3. Mikroprocesorowy system automatyzacji spektrometru EPR. 7.4. System obróbki sygnałów logicznych ALS.</p>

1					
2					
3					
4					
5					

7.5. System obróbki szybkozmiennych sygnałów analogowych ABAS.

7.6. System obróbki wolnozmiennych sygnałów analogowych AMMAS.

7.7. System inteligentnych terminali dla automatyzacji eksperymentów naukowych.

7.8. System inteligentnych terminali dla procesu nauczania i podwyższania kwalifikacji.

7.9. Monitorowy system automatyzacji procesu nauczania.

7.10. Monitorowy system wspomaganie nauczania studentów.

7.11. Dialogowy system automatyzacji prac inżynierskich.

7.12. System automatyzacji projektowania układów mikroprogramowanych.

7.13. Dialogowy terminal dla zdalnej współpracy z komputerami JS EMC.

7.14. Inteligentny terminal dla zbioru, wstępnego przetwarzania i zdalnej transmisji danych w formie pakietów do komputerów JS EMC i IBM.

7.15. Inteligentny terminal dla redagowania tekstów.

7.16. Wielodostępny system przetwarzania tekstów biurowych.

7.17. System centralnej rejestracji pomiarów analogowych.

1					
2					
3					
4					
5					

7.18. Laboratoryjny system kontrolno-pomiarowy ISS-2.

7.19. System centralnej rejestracji i przetwarzania pomiarów analogowych CAMAC.

7.20. System automatycznej rejestracji i sterowania korespondencją.

7.21. System obróbki danych personalnych i plac dla potrzeb placówek naukowo-badawczych.

7.22. System aktualizacji kartotek.

7.23. System planowo-finansowego sterowania pracami naukowo-badawczymi.

7.24. System sterowania technicznym przygotowaniem produkcji.

7.25. System sterowania produkcją.

7.26. System sterowania zbytem.

Zakresy prac badawczych na lata 1986-1990, wielkość nakładów i efektów zostaną ustalone na podstawie zamówień eksportowych. Przewiduje się, że eksport POK-ów osiągnie poziom rządu 100 mln rbl/rok.

Wspomaganie finansowania przygotowania udoskonalonych wersji w/w POK-ów ze środków centralnych osiągnie poziom B+R - 1.250 mln zł w latach 1986-1990.

1	2	3	4	5
VI <u>NOWE GENERACJE</u> <u>SYSTEMÓW I URZĄDZEŃ</u> <u>KONTROLNO-POMIAROWYCH</u>	1. Cyfrowe przyrządy pomiarowe wielkości nieelektrycznych. 2. Przetworniki temperatury, wilgotności, przepł. ciśnienia i poziomu z elektro- niczną kompensacją wpływu warunków otoczenia na wynik pomiaru.	ZE ELWRO <hr/> MHiPM ZE ELWRO KFAP <hr/> MHiPM	1989 <hr/> 1991 1989 <hr/> 1991	Opracowany zostanie typoszereg przyrządów wysokiej klasy do pomiaru ciśnień, temperatury, przepływu, gęstości i poziomu w oparciu o czujniki z natu- ralnym częstotliwościowym sygnałem wyjściowym umożliwia- jące realizację pomiarów w technice cyfrowej. B+R - 150 mln zł. Produkcja wielkoseryjna. Przetworniki charakteryzować się będą wysoką dokładnością pomiaru dzięki eliminacji błędów dodatkowych wywołanych zmianami wielkości wejściowych oraz odpornością i wytrzymałoś- cią na działanie środowisk agrsywnych, atmosfer wybucho- wych i wibracji mechanicznych. B+R - 100 mln zł. Produkcja antyimportowa.

1	2	3	4	5
3.	<p>Czujniki i przetworniki temperatury, ciśnienia, przepływu, prędkości, położenia, spalania detonacyjnego dostosowane do współpracy z mikroprocesorem.</p>	<p>PNEFAL TELPOD MHiPM</p>	<p>1988 <u>1991</u></p>	<p>Czujniki i przetworniki dostosowane do współpracy z mikroprocesorem umożliwiąć będą realizację techniki cyfrowej w pomiarach oraz szybki i niezawodny sposób realizacji algorytmu przetwarzania w układach pomiarowych. B+R - 120 mln zł Produkcja antyimportowa.</p>
4.	<p>Cyfrowe kalibratory wzorcowych sygnałów napięć, prądów, częstotliwości, mocy, kąta fazowego.</p>	<p>LZAE LUMEL MHiPM</p>	<p>1988 <u>1989</u></p>	<p>Nowoczesne kalibratory usprawniające czynności wzorcowania aparatury pomiarowej w procesie jej wytwarzania oraz okresowej legalizacji wyeliminują potrzeby posiadania różnorodnej aparatury wzorcowej. B+R - 100 mln zł Produkcja wielkoseryjna dla kraju i na eksport.</p>

1	2	3	4	5
5. Programowalna aparatura pomiarowo-regulacyjna.	LZAE LUMEL MHiPM	1988 1989	<p>Nowe procesory i technologie przemysłowe wymagają odpowiedniej bardziej uniwersalnej aparatury kontrolnej. Możliwość jej realizacji stwarza współczesna baza elementowa zwłaszcza układy mikroprocesorowe. Uruchomienie krajowej produkcji tego sprzętu wyeliminuje konieczność zakupu z importu.</p> <p>B+R - 100 mln zł</p> <p>Produkcja wielkoseryjna w tym i na eksport.</p>	
6. System CAMAC-S.	IPJ MHiPM	1987 1990	<p>Opracowanie i podjęcie produkcji bloków cyfrowych i analogowych modułarnego systemu CAMAC-S.</p> <p>B+R - 500 mln zł</p> <p>Produkcja wielkoseryjna w tym i na eksport.</p>	
7. System do pomiaru energii cieplnej	MERA-KFAH MHiPM	1987 1990	<p>Opracowanie i przygotowanie produkcji nowoczesnej aparatury do pomiaru energii cieplnej.</p> <p>B+R - 100 mln zł</p> <p>Produkcja seryjna, w tym na eksport /500 systemów/rok/</p>	

1	2	3	4	5
VII.				
SYSTEMY I URZADZENIA TECHNOLOGICZNE				
1. Wielodostępny system wspomagania prac związanych z projektowaniem, uruchamianiem i badaniem sprzętu i oprogramowania urządzeń cyfrowych.	MERA- BLONIE MHiPM	1987 1988	Wielodostępny system wspomagania prac związanych z projektowaniem, uruchamianiem i badaniem sprzętu i oprogramowania urządzeń cyfrowych.	B+R - 100 mln zł Produkcja antyimportowa i wybitnie eksportowa
2. Systemy automatyzacji projektowania pakietów elektronicznych.	FMiK ERA MERASTER MHiPM	1986 1990 /sukcesywnie/	Modułowe systemy komputerowo wspomaganego projektowania obwodów drukowanych wraz z generacją testów, wytwarzaniem dokumentacji oraz wytwarzaniem programów sterujących urządzeniami technologicznymi.	B+R - 100 mln zł
3. System wytwarzania matryc fotograficznych.	ZUMPE- Szczytno MHiPM	1987 1988	System umożliwiający automatyczne wykonywanie klisz obwodów drukowanych o wym. 300x400 mm. Działka pomiarowa 0,025 mm	B+R - 20 mln zł Produkcja małoseryjna - antyimportowa
4. Dwuwrzecionowy automat technologiczny - wersja wiertarska i kołkująca.	ZUMPE- Szczytno MHiPM	1987 1988	Wersja wiertarska automatu do wiercenia płytek obwodów drukowanych. Wersja kołkująca - do wbijania kołków montażowych.	B+R - 30 mln zł Produkcja małoseryjna

1	2	3	4	5
5.	Stanowisko kontroli klisz.	ZUMPE- Szczytno MHiPM	1987 1988	Urządzenie przeznaczone do wymiarowej kontroli klisz wyposażone w podświetlacze i mikroskop. Cyfrowy pomiar położenia. B+R - 20 mln zł Produkcja małoseryjna
6.	Opracowanie technologii i montażu i systemu urządzeń automatycznych, sterowanych programowo przy pomocy układów mikroprocesorowych dla montażu płaskiego.	UNITRA- UNIMA MHiPM	1988 1989	System umożliwiający automatyczne przygotowanie, układanie na płytkach montażowych i połączenie elementów elektronicznych z wyprawadzeniami płaskimi o wydajności minimum 3.600 ukł./godz. Opanowanie metod technologicznych i przygotowanie środków produkcji dla nowoczesnej bazy elementowej. B+R - 150 mln zł Produkcja seryjna na kraj i na eksport
7.	Opracowanie typoszeregów testerów dla kontroli modułów, podzespołów i urządzeń elektronicznych w tym również pakietów z montażem płaskim.	EIMASZ MHiPM	1987 1990 /sukcesywnie/	Opracowanie 4-5 typów systemów testujących charakteryzujących się uniwersalnością i modularnością opartych na technice mikroprocesorowej. Stanowiska będą umożliwiały pomiar poprawności wykonania obwodów drukowanych, diagnostyki zmontowanych pakietów oraz funkcjonalnego sprawdzania urządzeń elektronicznych w trakcie uruchamiania, strojenia i kalibracji. B+R - 200 mln zł. Produkcja roczna 10-20 sztuk każdego typu.
8.	Opracowanie technologii i urządzeń do napyłania cienkich warstw platyny na podłożu ceramicznym do produkcji oporników termometrycznych	MERA-KFAP MHiPM	1986 1989	Uruchomienie produkcji 1 mln szt/rok czujników termometrycznych PT 100, PT-500 i PT-1000. Oszczędność platyny 50%. B+R - 200 mln zł.

4. KIEROWNIK PROGRAMU dr inż. Bronisław PIWOWAR
dyr Instytutu Maszyn Matematycznych
5. JEDNOSTKA KOORDYNUJĄCA
INSTYTUT MASZYN MATEMATYCZNYCH - WARSZAWA
6. POTRZEBY /szacunkowe/
 6. 1. Nakłady na B + R - 13.700 mln. zł.
Nakłady na W - 10.000 mln. zł.
Nakłady na B+R+W - 23.700 mln. zł.
 6. 2. OKREŚLENIE POTENCJAŁU KADROWEGO NIEZBĘDNEGO DO
REALIZACJI PROGRAMU W OKRESIE 1986-1990.
Nie przewiduje się potrzeby zasadniczego wzrostu
istniejącego potencjału.
 6. 3. INWESTYCJE DOTYCZĄCE PLACÓWEK BADAWCZYCH I. ROZWOJOWYCH
ZWIĄZANE Z REALIZACJĄ PROGRAMU
Przewiduje się 3 mld. zł. w tym
2 mld. zł. na rozbudowę ISS i Pol.Śląsk.
 6. 4. DEWIZY ZWIĄZANE Z REALIZACJĄ PROGRAMU W FAZIE B+R
1986-1990
Pożądane uzyskanie 2.250 tys. dolarów.
7. PRZEWIDYWANA WSPÓŁPRACA Z ZAGRANICĄ DLA REALIZACJI POSZCZEGÓLNYCH CELÓW SZCZEGÓŁOWYCH ZE WSKAZANIEM TEMATU I KRAJU.
Rozwój techniki komputerowej we wszystkich krajach RWPG
został już przed wieloma laty skoordynowany przez powołaną
do tego celu Międzyrządową Komisję Współpracy Krajów Socja-
listycznych w zakresie Techniki Obliczeniowej. Wszystkie
wymienione w programie tematy z zakresu sprzętu komputero-
wego wynikają z ustaleń poszczególnych organów MK ETO
i zobowiązań przyjętych przez stronę polską. Dodatkowo

większość proponowanych w programie tematów została zgłoszona również do współpracy dwustronnej szczególnie z ZSRR /program współpracy w zakresie elektronicznej gospodarki narodowej/.

8. WSTĘPNA OCENA SPOŁECZNO-EKONOMICZNEJ EFEKTYWNOŚCI

Komputeryzacja życia społecznego i gospodarczego w wysoko-rozwiniętych krajach jest faktem. Powstające w tym zakresie opóźnienie Polski przynosi duże szkody i to zarówno ekonomiczne jak i społeczne. Niewielkie odrobienie zaległości, a nawet wstrzymanie pogłębiania się luki technicznej, w wyniku realizacji tego programu, będzie miało już duży wydzźwięk społeczny i przyniesie korzyści gospodarcze, których dzisiaj przecenić nie można.

Produkty przemysłu komputerowego, automatyki i pomiarów przy ich wytwarzaniu, charakteryzują się niewielkim zużyciem materiałów i energii, a ich sprzedaż związana jest głównie ze sprzedażą "czystej" myśli technicznej na przykład oprogramowania. Dlatego też walory te czynią eksport tej techniki niezwykle opłacalnym, który należy nie tylko utrzymać lecz nawet zwiększać. Uzyskać to można jedynie przez ich ciągły rozwój.

9. SZACUNKOWA WYSOKOŚĆ NAKŁADÓW INWESTYCYJNYCH

Nakłady inwestycyjne /szacunkowo 10 mld zł/ pokryte zostaną ze środków przedsiębiorstw wdrażających oraz funduszu inwestycyjnego powstałego w Zrzeszeniu " MERA " w wyniku realizacji Uchwały Rady Ministrów dotyczącej elektronicznej gospodarki narodowej.

10. CZĘŚĆ ANALITYCZNO-OPISOWA UZASADNIAJĄCA CELOWOŚĆ
POWOŁANIA PROGRAMU.

1. Produkty przemysłu komputerowego wpływają na rozwój kraju bezpośrednio stymulując opanowanie i rozwój nowoczesnych technologii i pośrednio przez efekty uzyskane z zastosowań. Ogromną rolę komputeryzacji w gospodarce narodowej doceniają wszystkie rozwinięte społeczeństwa. Zarówno kraje RWPG, jak i kraje zachodnie przeznaczają na ten cel duże nakłady finansowe. Owocuje to o wiele większym nasyceniem gospodarki tych krajów instalacjami komputerowymi.

Nowe opracowania i wdrożenia ujęte w programie pozwolą na budowę systemów o różnorodnych zastosowaniach mogących się przyczynić do:

- a/ zwiększenia produkcji i eksportu takich branż jak:
 - przemysł stoczniowy, maszyn papierniczych, elektro-
niczny;
 - górnictwo węgla, miedzi, siarki;
- b/ zwiększenia eksportu bezpośredniego wyrobów przemysłu komputerowego do krajów RWPG;
- c/ zapewnienia dla odbiorców krajowych odpowiednich dostaw na wymianę starych instalacji oraz uzupełnienie instalacji niekompletnych;
- d/ dostarczenia gospodarce narodowej systemów mini i mikrokomputerowych problemowo-zorientowanych, których praca pozwoli na:
 - obniżenie materiałochłonności i energochłonności

- wyrobów przez komputerowo wspomagane projektowanie tych wyrobów;
- zmniejszenie zatrudnienia w administracji dzięki szerokiemu stosowaniu mikrokomputerów w pracy biurowej oraz informatycznych systemów zarządzania;
 - usprawnienie masowej obsługi ludności /banki, poczty itp./;
 - podjęcie szeroko pojętej komputeryzacji szkolnictwa i ochrony zdrowia.
2. Opracowywane produkty techniki komputerowej z założenia muszą i będą spełniać następujące warunki:
- niskie koszty;
 - prostotę technologiczną /z zapewnieniem jednak parametrów technicznych/;
 - mały pobór mocy;
 - dużą niezawodność;
 - łatwość obsługi.
3. Uwzględniając międzynarodowy podział pracy /ustalenia grup specjalistycznych RWPG/ przy opracowywaniu niniejszego programu założono, że prace badawcze w kraju będą się koncentrować na następujących kierunkach:
- prace umożliwiające rozwój własnej /krajowej/ bazy elementowej zgodnie z ustaleniami specjalizacyjnymi w RWPG;
 - prace na rzecz nowych metod produkcji i nowych konstrukcji wybranych urządzeń komputerowych, w których produkcji istnieją już pewne tradycje /np. drukarki, monitory ekranowe, pamięci zewnętrzne/;
 - prace nad rozproszonymi bazami danych i nad grafiką komputerową.

4. Odrębnym zagadnieniem, które potraktowano w programie jako bardzo ważne jest zapewnienie opracowania i dostaw nowoczesnych urządzeń peryferyjnych dla systemów komputerowych. Rozwój komputeryzacji musi przebiegać kompleksowo a nadmierne aspiracje w opracowywaniu i produkcji jednostek centralnych należy ograniczyć na rzecz bogatego wyboru urządzeń peryferyjnych.
5. Efektywna praca systemów komputerowych zależy m.in. od zainstalowanego na nich oprogramowania. W programach przewiduje się kompleksowe prowadzenie prac, które winny uwzględniać:
- "przenaszalność" systemów operacyjnych na różne komputery;
 - rozszerzenie funkcji języków istniejących;
 - standaryzację języków programowania;
 - rozwój oprogramowania dla teletransmisji i sieci komputerowych;
 - rozwój baz danych;
 - konieczność opracowywania coraz bardziej efektywnych metod technologii wytwarzania oprogramowania;
 - konieczność zachowania kompatybilności na poziomie oprogramowania z poprzednimi wersjami maszyn.
6. Program zakłada również opracowanie i wdrożenie do produkcji wybranych systemów i urządzeń technologicznych niezbędnych przy projektowaniu i wytwarzaniu wyrobów techniki komputerowej oraz aparatury i elementów automatyki i pomiarów wykorzystujących technikę komputerową lub wykorzystywanych do budowy systemów komputerowych.

11. WYKAZ INFORMACYJNY WAŻNIEJSZYCH WDROŻEŃ W WYNIKU REALIZACJI PROGRAMU

Lp.	Określenie zadania wdrożeniowego	Przewidywana jednostka wdrażająca	Termin wdrożenia	Szacunek nakładów na wdrożenie	Szacunek efektów	Uwagi
1	2	3	4	5	6	7
1.	System minikomputerowy SM EMC oparty na procesorze 32-bitowym.	FMIK "ERA"	1990	100mln zł	W okresie 1990-2000 3 mld zł	
2.	Modularny wieloprocesorowy system mikrokomputerowy 16-bitowy.	MERA-STER	1990	100mln zł	W okresie 1990-2000 2 mld zł	
3.	Profesjonalny komputer personalny.	MERA-BŁONIE	1988	350mln zł	W okresie 1988-2000 8 mld zł	
4.	Mikrokomputer personalny dla wspomagania dydaktyki.	MERA-ELZAB	1988	50 mln zł	W okresie 1988-2000 4 mld zł	
5.	Monochromatyczny rastrowy monitor graficzny o dużej rozdzielczości.	MERA-ELZAB	1988	150 mln zł	W okresie 1988-2000 2 mld zł	
6.	Kolorowy rastrowy monitor graficzny.	MERA-ELZAB	1988	100mln zł	W okresie 1988-2000 2 mld zł	
7.	Drukarka laserowa.	MERA-BŁONIE	1988	800mln zł	W okresie 1988-2000 6 mld zł	

1	2	3	4	5	6	7
8.	Drukarki znakowo-mozaikowe dla mini i mikrokomputerów.	MERA-BŁONIE	1988	150mln zł	W okresie 1988-2000 4 mld zł	
9.	Terminale drukujące dla specjalizowanych sieci minikomputerowych.	MERA-BŁONIE	1988	50mln zł	W okresie 1988-2000 2 mld zł	
10.	Pamięć dyskowa typu "WINCHES-TER" 30 MB.	FMIK "ERA"	1987	200mln zł	W okresie 1987-2000 3 mld zł	
11.	Pamięć z mikrodyskiem elastycznym.	MERA-KFAP	1989	100mln zł	W okresie 1989-2000 2 mld zł	
12.	Pamięć kasetowa taśmowa typu "STREAMER".	MERAMAT	1987	50mln zł	W okresie 1989-2000 2 mld zł	
13.	Terminale graficzne rysujące.	MERA-STER	1987	50mln zł	W okresie 1987-2000 1 mld zł	
14.	Maszyna Jednolitego Systemu EMC R-47.	ZE "ELWRO"	1990	800mln zł	W okresie 1990-2000 4 mld zł	
15.	Wielodostępny System Wspomagania Projektowania i Uruchamiania Urządzeń Mikroprocesorowych.	MERA-BŁONIE	1988	150mln zł	W okresie 1988-2000 2 mld zł	

1	2	3	4	5	6	7
16.	Cyfrowe kalibratory wzorcowych sygnaliów napięć, prądów, częstotliwości i mocy.	LZAE "LUMEL"	1989	50mln zł	W okresie 1989-2000 1 mld zł	
17.	Programowalna aparatura pomiarowo-regulacyjna.	LZAE "LUMEL"	1989	300mln zł	W okresie 1989-2000 1 mld zł	
18.	Mikroprocesorowe systemy automatyzacji procesów technologicznych.	ZAP-MERAMONT	1990	100mln zł	W okresie 1990-2000 2 mld zł	
19.	Cyfrowe przyrządy pomiarowe wielkości nieelektrycznych.	ZE "ELWRO"	1991	100mln zł	W okresie 1990-2000 1 mld zł	
20.	Przetworniki temperatury ciśnienia i poziomu z elektryczną kompensacją wpływu warunków otoczenia na wynik pomiarów.	ZE " ELWRO"	1991	150mln zł	W okresie 1999-2000 2 mld zł	
21.	Czujniki i przetworniki temperatury, ciśnienia, przepływu, prędkości, położenia, spalania detonacyjnego dostosowane do współpracy z mikroprocesorem.	PNEFAL	1991	100mln zł	W okresie 1990-2000 2 mld zł	

