

Mgr inż Andrzej Ziemkiewicz



W 1964 roku ukończył z wynikiem bardzo dobrym sekcję Maszyn Matematycznych Wydziału Elektroniki (wówczas jeszcze Łączności) Politechniki Warszawskiej, następnie (już pracując) odbył studia na Wydziale Matematyki Uniwersytetu Warszawskiego oraz roczny staż naukowy w Międzynarodowym Centrum Matematycznym im. Banacha.

W latach 1963-1970 pracował w Instytucie Maszyn Matematycznych w Warszawie, gdzie współpracował w realizacji następujących projektów:

- procesor maszyny ZAM-21,
- procesor maszyny ZAM-31 (nie wdrożony),
- procesor maszyny ZAM-41 i ZAM-41Z,
- procesor R-30,
- arytmometr zmienno-przecinkowy (samodzielnie) do procesora R-30,
- procesor ODRA-1305 (wraz z konstruktorami z ELWRO).

W latach 1970-1973 w zespole inż Jacka Karpińskiego uczestniczył w opracowaniu koncepcji, projektu i w uruchomieniu minikomputera K202.

W latach 1973-1984 w Zakładzie Doświadczalnym Oprogramowania Instytutu Maszyn Matematycznych koordynował z ramienia IMM prace nad systemem operacyjnym CROOK dla maszyny Mera-400, prowadzonymi na Politechnice Gdańskiej na zamówienie IMM oraz kierował realizacją następujących projektów:

- System graficzny dla celów CAD, działający na maszynie Mera-400,
- Kompilator języka assemblerowego dla procesorów Intel 8080/85, działający skrośnie na maszynie Mera-400,
- Symulator systemów Intel 8080/85 działający na maszynie Mera-400,
- System pomiarowy według normy IEC-488,
- Oprogramowanie przelicznika artyleryjskiego, działającego na Intel 8085,
- W latach 1980-1981 współpraca w opracowaniu koncepcji systemu komputerowego zwanego SOLID. Prace te zostały przerwane w momencie ogłoszenia stanu wojennego.

Od 1984 roku do stycznia 1988 pracował w Instytucie Podstaw Informatyki PAN, biorąc udział w opracowaniu systemu operacyjnego IPIX. Udział ten obejmował:

- Opracowanie symulatora Intel 8080 na maszynie Fortune Systems (Unix),
- Funkcje systemowe, należące do systemowej biblioteki,
- Programy systemowe.

W tym samym czasie w przedsiębiorstwie polonijnym AMEPOL rozwijał system MERA-400 opracowując do niego oprogramowanie sterowanego mikroprocesorem Intel kontrolera pamięci taśmowych.

W styczniu 1988 roku wyjechał do Francji i rozpoczął pracę w pionie badawczo-rozwojowym firmy BULL, biorąc udział w następujących projektach:

- Podsystem diagnostyczny dla systemu DPS7 model ARES,
- Oprogramowanie systemowe modułu APSS (Disc Array) do tworzenia wielkich baz danych
- System operacyjny GCOS7 dla systemu DPS7,
- System operacyjny Open7 dla systemu DPS7,
- Programy systemowe dla systemu Open7.

Aktualnie na emeryturze we Francji zajmuje się hobby: programowanie, brydż, narty i żeglarstwo.